



Der Themenbereich Elektronik und allem voran die hochintegrierte Mikro- und Nanoelektronik bildet die Kerntechnologie für die aktuelle sowie stark wachsende zukünftige Vernetzung und Digitalisierung unserer Gesellschaft. Ein grundlegendes Verständnis der dafür verwendeten Technologien und Methoden kann dabei helfen, die meist unbekannteste Welt der integrierten Schaltungen „begreifbar“ zu machen.

LEHRE

Das Mikroelektroniklabor des Masterstudiengangs „Integrated Systems and Circuits Design“ an der FH Kärnten dient der Forschung im Bereich Mikroelektronik und integrierte Schaltungen, vornehmlich im Bereich RF Mobile Systems sowie der schnellen On-Chip Datenübertragung. An etwa 15 Plätzen arbeiten Forscher an Lösungen drahtloser RF Systeme, deren Herausforderungen bezüglich unterschiedlicher Mobilfunkstandards in Verbindung mit Single-Chip Architekturen jenseits der klassischen RF- bzw. Mixed-Signal Designmethodiken liegen.

AUSSTATTUNG

- ca 15 Workstations und Linux-PCs mit State-of-the-Art EDA-Tools von Cadence, Synopsys, Mentor Graphics, Keysight, Mathworks.
- Verwendete Technologien sind u.a. 65nm bzw. 28nm CMOS von TSMC.



KONTAKT



Fachhochschule Kärnten
Carinthia University of Applied Sciences

Dr.-Ing. Michael Köberle

Europastraße 4
A-9524 Villach

E-mail: m.koeberle@fh-kaernten.at
Tel.: +43/5 90500 2122

FACTBOX

ARBEITSPLÄTZE: 8

MAX. TEILNEHMERZAHL: 8

STANDORT:
Campus Villach, ST2.02

AUSSTATTUNG:
8 Workstations mit Dual Screen

